

(corresponding to
US 2004/0153657A1)

(24)

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2004-054834

(43)Date of publication of application : 19.02.2004

(51)Int.Cl. G06F 1/00
G09C 1/00

(21)Application number : 2002-215096

(71)Applicant : MATSUSHITA ELECTRIC IND CO
LTD

(22)Date of filing : 24.07.2002

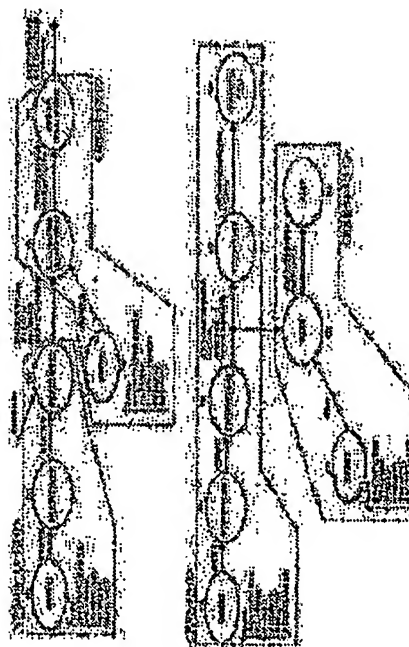
(72)Inventor : FUJIWARA MUTSUMI
NEMOTO YUSUKE
YASUI JUNICHI
MAEDA TAKUJI
ITO TAKAYUKI
YAMADA TAIJI
INOUE SHINJI

(54) PROGRAM DEVELOPMENT METHOD, PROGRAM DEVELOPMENT SUPPORT DEVICE, AND PROGRAM PACKAGING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a development environment of high security level for a key packaging system.

SOLUTION: In a system having LSIs provided with secure memories, the LSIs having a common constitution are set to a "development mode" other than a "commodity operation mode" to develop a program. They are set to an "administrator mode" to perform development and encryption of a key generation program, and they are set to a "key generation mode" to generate various keys by executing the encrypted key generation program.



(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2004-54834

(P2004-54834A)

(43) 公開日 平成16年2月19日 (2004.2.19)

(51) Int. Cl. ⁷G06F 1/00
G09C 1/00

F I

G06F 9/06 660L
G09C 1/00 660D

テーマコード (参考)

5B076
5J104

審査請求 未請求 請求項の数 16 O L (全 22 頁)

(21) 出願番号 特願2002-215096 (P2002-215096)
(22) 出願日 平成14年7月24日 (2002.7.24)(71) 出願人 000005821
松下電器産業株式会社
大阪府門真市大字門真1006番地
(74) 代理人 100077931
弁理士 前田 弘
(74) 代理人 100094134
弁理士 小山 廣毅
(74) 代理人 100110939
弁理士 竹内 宏
(74) 代理人 100110940
弁理士 嶋田 高久
(74) 代理人 100113262
弁理士 竹内 祐二
(74) 代理人 100115059
弁理士 今江 克実

最終頁に続く

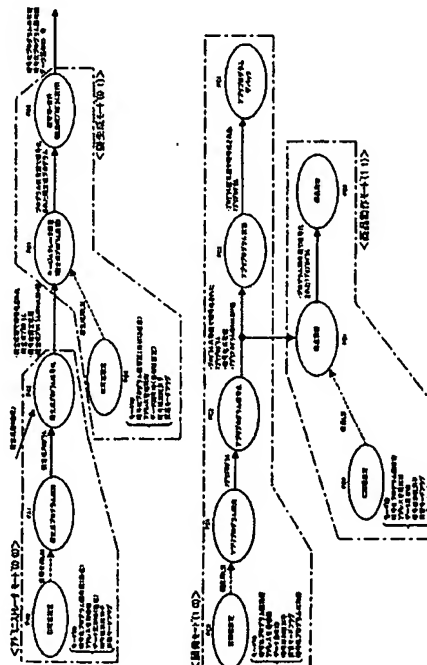
(54) 【発明の名称】 プログラム開発方法、プログラム開発支援装置およびプログラム実装方法

(57) 【要約】

【課題】 鍵実装システムについて、セキュリティレベルの高い開発環境を提供する。

【解決手段】 セキュアメモリを備えたLSIを有するシステムについて、構成が共通のLSIを、＜商品動作モード＞とは異なる＜開発モード＞に設定して、プログラムの開発を行う。また、＜アドミニストレータモード＞に設定して鍵生成プログラムの開発および暗号化を行い、＜鍵生成モード＞に設定して、暗号化された鍵生成プログラムを実行させて各種の鍵を生成する。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

書き換え不可領域を含むセキュアメモリを備えた L S I を有するシステムに、実装されるプログラムを開発する方法であって、
前記 L S I と構成が共通の L S I を、開発用 L S I として、プログラム実装および製品動作時における商品動作モードとは異なる、開発モードに設定する工程と、
前記開発用 L S I において、前記プログラムの開発を行う工程と
を備えたことを特徴とするプログラム開発方法。

【請求項 2】

請求項 1 において、
前記 L S I は、
開発モードに設定されたときは、平文プログラムを実行することができる一方、商品動作モードに設定されたときは、平文プログラムを実行することができないように、その動作が制限される
ことを特徴とするプログラム開発方法。

10

【請求項 3】

請求項 1 において、
前記開発用 L S I において、前記プログラム開発工程で開発されたプログラムを、暗号化する暗号化工程を備えた
ことを特徴とするプログラム開発方法。

20

【請求項 4】

請求項 1 において、
前記 L S I は、
開発モードに設定されたとき、平文プログラムを暗号化するための鍵が生成できないように、その動作が制限される
ことを特徴とするプログラム開発方法。

【請求項 5】

請求項 1 において、
前記 L S I と構成が共通の L S I を、鍵生成用 L S I として、開発モードおよび実装モードとは異なる鍵生成モードに設定する工程と、
前記鍵生成用 L S I に、暗号化された鍵生成プログラムを実装し、この鍵生成プログラムを実行させることによって、鍵を生成する工程とを備えた
ことを特徴とするプログラム開発方法。

30

【請求項 6】

請求項 5 において、
前記 L S I は、
鍵生成モードに設定されたとき、平文プログラムを実行することができないように、その動作が制限される
ことを特徴とするプログラム開発方法。

【請求項 7】

請求項 5 において、
前記 L S I と構成が共通の L S I を、管理者用 L S I として、開発モード、実装モードおよび鍵生成モードとは異なるアドミニストレータモードに設定する工程と、
前記管理者用 L S I において、前記鍵生成プログラムを開発し、任意の鍵で暗号化する工程とを備えた
ことを特徴とするプログラム開発方法。

40

【請求項 8】

暗号化プログラムの開発を支援するプログラム開発支援装置であって、
前記暗号化プログラムが動作する L S I と構成が共通の L S I と、
平文プログラムを格納する外部メモリとを備え、

50

前記 L S I は、
生共有鍵に係る共有鍵鍵情報を格納したセキュアメモリを備え、かつ、
前記セキュアメモリに格納された共有鍵鍵情報から、生共有鍵を得る第 1 のステップと、
前記外部メモリから入力された平文プログラムを、前記生共有鍵を用いて暗号化する第 2
のステップとが実行可能に構成されている
ことを特徴とするプログラム開発支援装置。

【請求項 9】

暗号化プログラムの開発を支援するプログラム開発支援装置であって、
L S I と、平文プログラムを格納する外部メモリとを備え、
前記 L S I は、
生共有鍵に係る共有鍵鍵情報を格納したセキュアメモリと、
ブートプログラムを格納するブート ROM とを備え、かつ、
前記ブート ROM に格納されたブートプログラムを実行することによって、
前記セキュアメモリに格納された共有鍵鍵情報から、生共有鍵を得る第 1 のステップと、
前記外部メモリから入力された平文プログラムを、前記生共有鍵を用いて暗号化する第 2
のステップとを実行する
ことを特徴とするプログラム開発支援装置。

【請求項 10】

請求項 8 または 9 において、
前記共有鍵鍵情報は、生共有鍵を生第 1 中間鍵で暗号化した暗号化共有鍵と、前記生第 1 20
中間鍵を生第 2 中間鍵で暗号化した暗号化第 1 中間鍵とを含むものであり、
前記第 1 のステップは、前記暗号化共有鍵および暗号化第 1 中間鍵と、プログラム暗号種
とを用いて、前記生共有鍵を復号するものである
ことを特徴とするプログラム開発支援装置。

【請求項 11】

セキュアメモリを有する L S I と、外部メモリとを有する鍵実装システムに、暗号化プロ
グラムを実装する方法であって、
前記セキュアメモリに、生共有鍵に係る共有鍵鍵情報と、生固有鍵に係る固有鍵鍵情報と
を格納する初期値設定処理と、
前記 L S I において、前記セキュアメモリに格納された共有鍵鍵情報から、生共有鍵を得 30
る第 1 のステップと、
前記 L S I において、前記外部メモリから与えられた共有鍵暗号化プログラムを、前記第
1 のステップで得られた生共有鍵を用いて、復号する第 2 のステップと、
前記 L S I において、前記セキュアメモリに格納された固有鍵鍵情報から、生固有鍵を得
る第 3 のステップと、
前記 L S I において、前記第 2 のステップで得られた平文プログラムを、前記第 3 のステ
ップで得られた生固有鍵を用いて、暗号化する第 4 のステップとを備え、
前記第 4 のステップで得られた固有鍵暗号化プログラムを、前記外部メモリに実装する
ことを特徴とするプログラム実装方法。

【請求項 12】

請求項 11 において、
前記 L S I は、ブートプログラムを格納するブート ROM を備え、
前記ブート ROM に格納されたブートプログラムを前記 L S I に実行させることによって
、前記第 1 ～第 4 のステップを実行する
ことを特徴とするプログラム実装方法。

【請求項 13】

請求項 11 において、
前記固有鍵鍵情報は、前記セキュアメモリの書き換え不可領域に、格納されている
ことを特徴とするプログラム実装方法。

【請求項 14】

10

20

30

40

50

請求項 11 において、

前記共有鍵鍵情報は、生共有鍵を生第 1 中間鍵で暗号化した暗号化共有鍵と、前記生第 1 中間鍵を生第 2 中間鍵で暗号化した暗号化第 1 中間鍵とを含むものであり、

前記第 1 のステップは、前記暗号化共有鍵および暗号化第 1 中間鍵と、プログラム暗号種とを用いて、前記生共有鍵を復号するものである

ことを特徴とするプログラム実装方法。

【請求項 15】

請求項 11 において、

前記固有鍵鍵情報は、生固有鍵を生第 1 中間鍵で暗号化した暗号化固有鍵と、前記生第 1 中間鍵を生第 2 中間鍵で暗号化した暗号化第 1 中間鍵とを含むものであり、

前記第 3 のステップは、前記暗号化固有鍵および暗号化第 1 中間鍵と、プログラム暗号種とを用いて、前記生固有鍵を復号するものである

ことを特徴とするプログラム実装方法。

【請求項 16】

請求項 11 において、

前記固有鍵鍵情報は、当該 LSI に固有の固有 ID である

ことを特徴とするプログラム実装方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、鍵実装されたシステムやこれに用いる LSI のプログラム開発やプログラム実装に関する技術に属する。

【0002】

【従来の技術】

特願 2001-286881 では、鍵実装システムにおいて、鍵の機密性および秘匿性を、従来よりも向上させる技術が示されている。

【0003】

【発明が解決しようとする課題】

上述のようなシステムでは、そのプログラム開発工程や実装工程においても、いかにしてセキュリティを維持するか、ということが大きな課題となる。

【0004】

本発明は、上述のようなシステムについて、セキュリティレベルの高い、プログラム開発の方法や環境、またはプログラム実装の方法を提案するものである。

【0005】

【課題を解決するための手段】

請求項 1 の発明が講じた解決手段は、書き換え不可領域を含むセキュアメモリを備えた LSI を有するシステムに実装されるプログラムを開発する方法として、前記 LSI と構成が共通の LSI を、開発用 LSI として、プログラム実装および製品動作時における商品動作モードとは異なる開発モードに設定する工程と、前記開発用 LSI において、前記プログラムの開発を行う工程とを備えたものである。

【0006】

請求項 1 の発明によると、セキュアメモリを備えた LSI を有するシステムに実装されるプログラムの開発が、この LSI と構成が共通であり、かつ、プログラム実装および製品動作時における商品動作モードとは異なる、開発モードに設定された開発用 LSI において、行われる。すなわち、書き換え不可領域を含むセキュアメモリを備えており、高い秘匿性を持つ LSI を、その動作モードを実装モードから開発モードに変えて、プログラム開発環境として用いることによって、プログラム開発環境におけるセキュリティを、従来よりも高めることができる。

【0007】

請求項 2 の発明では、請求項 1 における LSI は、開発モードに設定されたときは平文プ

10

20

30

40

50

プログラムを実行することができる一方、商品動作モードに設定されたときは、平文プログラムを実行することができないようにその動作が制限されるものとする。

【0008】

請求項3の発明では、前記請求項1において、前記開発用LSIにおいて、前記プログラム開発工程で開発されたプログラムを暗号化する暗号化工程を備えたものとする。

【0009】

請求項4の発明では、前記請求項1におけるLSIは、開発モードに設定されたとき、平文プログラムを暗号化するための鍵が生成できないようにその動作が制限されるものとする。

【0010】

請求項5の発明では、前記請求項1において、前記LSIと構成が共通のLSIを鍵生成用LSIとして開発モードおよび実装モードとは異なる鍵生成モードに設定する工程と、前記鍵生成用LSIに暗号化された鍵生成プログラムを実装し、この鍵生成プログラムを実行させることによって鍵を生成する工程とを備えたものとする。

【0011】

請求項6の発明では、前記請求項5におけるLSIは、鍵生成モードに設定されたとき、平文プログラムを実行することができないようにその動作が制限されるものとする。

【0012】

請求項7の発明では、前記請求項5において、前記LSIと構成が共通のLSIを管理者用LSIとして、開発モード、実装モードおよび鍵生成モードとは異なるアドミニストレータモードに設定する工程と、前記管理者用LSIにおいて前記鍵生成プログラムを開発し、任意の鍵で暗号化する工程とを備えたものとする。

【0013】

請求項8の発明が講じた解決手段は、暗号化プログラムの開発を支援するプログラム開発支援装置として、前記暗号化プログラムが動作するLSIと構成が共通のLSIと、平文プログラムを格納する外部メモリとを備え、前記LSIは、生共有鍵に係る共有鍵鍵情報を格納したセキュアメモリを備え、かつ、前記セキュアメモリに格納された共有鍵鍵情報から生共有鍵を得る第1のステップと、前記外部メモリから入力された平文プログラムを前記生共有鍵を用いて暗号化する第2のステップとが実行可能に構成されているものである。

【0014】

請求項8の発明によると、開発対象となる暗号化プログラムが動作するLSIと構成が共通のLSIが、開発環境として、与えられる。そして、このLSIでは、セキュアメモリに格納された共有鍵鍵情報から生共有鍵が得られるとともに、この生共有鍵を用いて、外部メモリから入力された平文プログラムが暗号化される。すなわち、生共有鍵の復号と、この生共有鍵を用いた平文プログラムの暗号化とが、実行可能である。このため、プログラム開発者に生共有鍵を知られることなく、平文プログラムの暗号化を実行することができる。

【0015】

請求項9の発明が講じた解決手段は、暗号化プログラムの開発を支援するプログラム開発支援装置として、LSIと、平文プログラムを格納する外部メモリとを備え、前記LSIは、生共有鍵に係る共有鍵鍵情報を格納したセキュアメモリと、ブートプログラムを格納するブートROMとを備え、かつ、前記ブートROMに格納されたブートプログラムを実行することによって、前記セキュアメモリに格納された共有鍵鍵情報から生共有鍵を得る第1のステップと、前記外部メモリから入力された平文プログラムを前記生共有鍵を用いて暗号化する第2のステップとを実行するものである。

【0016】

請求項9の発明によると、LSIにおいてブートプログラムを実行することによって、セキュアメモリに格納された共有鍵鍵情報から生共有鍵が得られるとともに、外部メモリから入力された平文プログラムがこの生共有鍵を用いて暗号化される。すなわち、生共有鍵

10

20

30

40

50

の復号と、この生共有鍵を用いた平文プログラムの暗号化とが、外部からの指示ではなく、ブートプログラムによって実行される。このため、平文プログラムの暗号化を、プログラム開発者に生共有鍵を知られることを確実に防止しつつ、実行することができる。

【0017】

請求項10の発明では、請求項8または9において、前記共有鍵鍵情報は、生共有鍵を生第1中間鍵で暗号化した暗号化共有鍵と、前記生第1中間鍵を生第2中間鍵で暗号化した暗号化第1中間鍵とを含むものとし、前記第1のステップは、前記暗号化共有鍵および暗号化第1中間鍵と、プログラム暗号種とを用いて、前記生共有鍵を復号するものとする。

【0018】

請求項11の発明が講じた解決手段は、セキュアメモリを有するLSIと外部メモリとを有する鍵実装システムに暗号化プログラムを実装する方法として、前記セキュアメモリに、生共有鍵に係る共有鍵鍵情報と、生固有鍵に係る固有鍵鍵情報とを格納する初期値設定処理と、前記LSIにおいて、前記セキュアメモリに格納された共有鍵鍵情報から生共有鍵を得る第1のステップと、前記LSIにおいて、前記外部メモリから与えられた共有鍵暗号化プログラムを前記第1のステップで得られた生共有鍵を用いて復号する第2のステップと、前記LSIにおいて、前記セキュアメモリに格納された固有鍵鍵情報から生固有鍵を得る第3のステップと、前記LSIにおいて、前記第2のステップで得られた平文プログラムを前記第3のステップで得られた生固有鍵を用いて暗号化する第4のステップとを備え、前記第4のステップで得られた固有鍵暗号化プログラムを前記外部メモリに実装するものである。

【0019】

請求項11の発明によると、LSIに与えられた共有鍵暗号化プログラムは、セキュアメモリに格納された共有鍵鍵情報から得られた生共有鍵を用いて、復号される。そして復号された平文プログラムは、セキュアメモリに格納された固有鍵鍵情報から得られた生固有鍵を用いて、暗号化される。すなわち、共有鍵暗号化プログラムが、暗号化する鍵が共有鍵から固有鍵に変換されて、システムに実装されることになる。このため、ユーザの持つ各製品では、互いに異なる固有鍵によって暗号化されたプログラムが実装されることになり、秘匿性が向上する。また、万一、暗号を破られた場合でも、被害を受ける製品の数限定されることになり、従来よりもセキュリティが高まる。

【0020】

請求項12の発明では、請求項11におけるLSIは、ブートプログラムを格納するブートROMを備え、前記ブートROMに格納されたブートプログラムを前記LSIに実行させることによって、前記第1～第4のステップを実行するものとする。

【0021】

請求項13の発明では、請求項11における固有鍵鍵情報は、前記セキュアメモリの書き換え不可領域に格納されているものとする。

【0022】

請求項14の発明では、請求項11における共有鍵鍵情報は、生共有鍵を生第1中間鍵で暗号化した暗号化共有鍵と、前記生第1中間鍵を生第2中間鍵で暗号化した暗号化第1中間鍵とを含むものとし、前記第1のステップは、前記暗号化共有鍵および暗号化第1中間鍵とプログラム暗号種とを用いて前記生共有鍵を復号するものとする。

【0023】

請求項15の発明では、請求項11における固有鍵鍵情報は、生固有鍵を生第1中間鍵で暗号化した暗号化固有鍵と、前記生第1中間鍵を生第2中間鍵で暗号化した暗号化第1中間鍵とを含むものとし、前記第3のステップは、前記暗号化固有鍵および暗号化第1中間鍵とプログラム暗号種とを用いて前記生固有鍵を復号するものとする。

【0024】

請求項16の発明では、請求項11における固有鍵鍵情報は、当該LSIに固有の固有IDであるものとする。

【0025】

10

20

30

40

50

【発明の実施の形態】

以下、本発明の実施の形態について、図面を参照して説明する。なお、以下の説明では、X（鍵またはプログラム）を鍵Yを用いて暗号化して得た、暗号化された鍵またはプログラムのことを、Enc（X，Y）と表すものとする。

【0026】

図1は本実施形態に係るセキュアLSIの内部構成を示すブロック図である。図1において、セキュアLSIは外部バス120を介して、外部メモリ（フラッシュメモリ）100や外部ツール110などと接続可能に構成されている。また、モードIDを与えることによって、その動作モードを設定することが可能になっている。

【0027】

本実施形態に関わる主な構成要素について、簡単に説明する。

【0028】

まず、セキュアLSIは、書き換え不可領域11を含むセキュアメモリ（セキュアFlash）10を備えている。この書き換え不可領域11には、書き換え不可領域書き込みフラグ12が設けられている。書き換え不可領域書き込みフラグ12は、モードIDが一度セキュアメモリ10に書き込まれると、そのフラグ値が“可”から“済”になり、それ以降の書き換え不可領域への書き込みが不能になる。なお、本実施形態では、セキュアメモリ10および外部メモリ100はフラッシュメモリによって構成されているが、もちろんこれに限定されるものではなく、不揮発性のメモリであればどのようなものであってもかまわない。

【0029】

また、秘密鍵演算処理部20は各種の鍵、およびプログラム暗号種を格納するレジスタを備えており、暗号化処理を実行する。鍵生成・更新シーケンサ30はモードID格納レジスタ31を有し、このモードID格納レジスタ31に格納されているモードIDに応じて、秘密鍵演算処理部20の動作、すなわち、各種の鍵を生成できるか否かを制御する。また、鍵またはプログラムがどのようなアルゴリズムや鍵長で暗号化されているかを示す暗号種別識別子を格納する暗号種別識別子格納レジスタ32を備えている。さらに、プログラム暗号種33が実装されている。

【0030】

モードシーケンサ40も、モードID格納レジスタ41を備えており、モードID格納レジスタ41に格納されているモードIDと、ジャンパー43の値に応じて、外部ホストインターフェース（I/F）50の動作、すなわち、外部メモリ100に格納されたプログラムやデータをどのI/Fを介して読み込むか、を制御する。これにより、外部メモリ100に格納された平文プログラムが実行できるか否かを制御することができる。さらに、モードシーケンサ40は、鍵がどの手法によって暗号化されているかを示す暗号種別識別子を格納する暗号種別識別子格納レジスタ42を備えている。

【0031】

外部ホストI/F50は、モードシーケンサ40の制御に従って、プログラム処理部51が有するスルー部52、遅延部53およびプログラム復号用暗号エンジン54、並びに、データ処理部55が有するスルー部56およびコンテンツ暗号・復号用暗号エンジン57のうちのいずれかを介して、外部メモリ100や外部ツール110との間でプログラムやデータの入出力を行う。

【0032】

ここで、後述するアドミニストレータモードを除いては、スルー部52を介して入力されたプログラムは、セキュアLSI内部では実行されることはない。すなわち、スルー部52は、平文プログラムの暗号化、またはすでに暗号化されたプログラムを別の鍵を用いて再暗号化するときには有効とされるものであり、セキュアLSIは、後述するアドミニストレータモードを除いては、スルー部52を介して入力されたプログラムへは動作を遷移しないように構成されている。したがって、例えば商品となったセキュアLSIはスルー部52を介して平文プログラムを取り込んだとしても、これを実行することはできな

10

20

30

40

50

い。なお、平文プログラムを実行するときは、セキュアLSIは遅延部53を介してプログラムをその内部に入力する。

【0033】

ブートROM60は、セキュアLSIの起動動作を制御するブートプログラムを格納している。HASH演算部70は、セキュアLSIに読み込まれたプログラムについてその正当性を検証するために、HASH値を演算する。

【0034】

また、外部メモリ100には、プログラムやコンテンツが格納されている。外部ツール110には、セキュアLSIの最初の起動時にセキュアメモリ10に格納する各種の初期値が格納されている。この初期値の種類は、設定される動作モードに応じて、異なったものになる。

10

【0035】

図2は図1のセキュアLSIを用いた開発および製品化の全体の流れを表す図である。図2に示すように、セキュアLSIは、アドミニストレータモード（モードID：00）、鍵生成モード（モードID：01）、開発モード（モードID：10）および商品動作モード（モードID：11）の4種類の動作モードで、動作する。

【0036】

まず、アドミニストレータモードに設定されたセキュアLSIは、管理者用LSIとして、動作する。管理者用LSIでは、鍵生成プログラムが開発され、また、その鍵生成プログラムが任意の鍵生成鍵を用いて暗号化される。

20

【0037】

鍵生成モードに設定されたセキュアLSIは、鍵生成用LSIとして、動作する。鍵生成用LSIでは、管理者用LSIにおいて生成された、暗号化された鍵生成プログラムが実装され、この鍵生成プログラムを実行することによって、各種の鍵が生成される。

【0038】

開発モードに設定されたセキュアLSIは、開発用LSIとして、動作する。開発用LSIでは、実際の製品で実行されるアプリケーション用プログラムが開発される。そして、このアプリケーション用プログラムが、プログラム共有鍵を用いて暗号化される。

【0039】

商品動作モードに設定されたセキュアLSIは、実際の商品LSIとして、動作する。商品LSIでは、開発用LSIにおいて生成された、プログラム共有鍵で暗号化されたアプリケーション用プログラムが実装され、その内部で、プログラム固有鍵で暗号化されたアプリケーション用プログラムに、変換される。なお、この変換処理は、開発用LSIでも、アプリケーション用プログラムのデバッグのために、実行可能になっている。

30

【0040】

以下、各モードにおけるセキュアLSIの動作の詳細について、フローチャートおよびデータフローを参照して、説明する。セキュアLSIは、ブートROM60に格納されたブートプログラムを実行することによって、以下のような動作を行う。

【0041】

図3はブートプログラムの全体的な処理の流れを示すフローチャートである。セキュアLSIに電源が投入されると、ブートROM60に格納されたブートプログラムがCPU65によって実行される。図3に示すように、まず、各ハードウェアを初期化する（SZ0）。そして、外部ツール110からさまざまな初期値を読み込み、セキュアメモリ10に設定する（SZ1）。

40

【0042】

図22は初期値設定処理SZ1のフローチャートである。まず、ジャンパー44で、セキュアメモリ10がLSI内に実装されているか否かの判定を行う。次に、書き換え不可領域書き込みフラグ12が“済”であるか否かを判定し、“済”であるときはすでにセキュアメモリ10に初期値が設定されているので、処理SZ1を終了する。書き換え不可領域書き込みフラグ12が“可”であるときは、セキュアメモリ10に初期値を書き込んでい

50

く。モードIDに加えて、暗号化されたプログラム固有鍵、アドレス管理情報、データ固有鍵をセキュアメモリ10の書き換え不可領域11に書き込む。なお、最初の判定の結果、セキュアメモリ10がLSIの外部にあると判定されたときは、モードIDは商品動作モードを表す値に上書きされる。これにより、セキュアメモリ10がLSIパッケージ外にあるような不正な製品は、商品動作モードでしか動作できない。

【0043】

次に、書き込み不可領域書き込みフラグ12を“済”にセットする。これによって、以後の書き換え不可領域11の書き換えはできなくなる。さらに、通常領域13, 14に暗号種別識別子および実装モードフラグを書き込む。そして、モードIDがアドミニストレータモード以外のモードを示すときは、これらに加えて、暗号化された共有鍵/鍵生成鍵も通常領域13, 14に書き込む。

10

【0044】

その後、前処理SZ2を実行する。図4は前処理SZ2のデータフローである。ここでは、セキュアメモリ10の書き込み不可領域11に設定されたモードIDが、鍵生成・更新シーケンサ30のモードID格納レジスタ31と、モードシーケンサ40のモードID格納レジスタ41とに設定される。また、セキュアメモリ10の第1の通常領域13に設定された暗号種別識別子が、鍵生成・更新シーケンサ30の暗号種別識別子格納レジスタ32と、モードシーケンサ40の暗号種別識別子格納レジスタ42とに設定される。さらに、セキュアメモリ10の書き換え不可領域11に格納されたアドレス管理情報が、MEMC80の暗号アドレス区分格納レジスタ81に設定される。ここまでの動作は、図2における初期値設定フェーズPA0, PB0, PC0, PD0に対応している。

20

【0045】

その後は、モードIDの値に応じて、それぞれのモードにおける動作を行う(SZ3)。

【0046】

<アドミニストレータモード>

モードIDが「00」のとき、セキュアLSI1はアドミニストレータモードになり、ジャンパー43の値に応じて(SA0)、平文プログラム実行処理SA1、またはプログラム暗号化処理SA2を実行する。

【0047】

鍵生成プログラム開発フェーズPA1では、平文プログラム実行処理SA1が行われ、ここで、鍵生成プログラムが生成される。この鍵生成プログラムは外部メモリ100に格納される。

30

【0048】

鍵生成プログラム暗号化フェーズPA2では、まず、図5のデータフローのように、鍵生成プログラムを実行させることによって、与えられた任意の鍵生成鍵を暗号化する。すなわち、外部ホスト1/F50では、モードシーケンサ40によって、プログラム処理部51のスルー部52が有効化される。そして、外部メモリ100に格納された鍵生成プログラムが、スルー部52を介してCPU65に与えられ、実行される。この鍵生成プログラムを実行することによって、外部メモリ100に格納された鍵生成鍵が、秘密鍵演算処理部20によって、鍵生成・更新シーケンサ30に実装されたプログラム暗号種を用いて暗号化される。

40

【0049】

なお、本実施形態では、鍵の暗号化は、第1中間鍵と第2中間鍵とを用いて行う。すなわち、暗号化の結果、平文鍵(ここでは鍵生成鍵)を第1中間鍵(ここではMK1)で暗号化した暗号化鍵(ここではEnc(鍵生成鍵、MK1))と、第1中間鍵を第2中間鍵(ここではCK)で暗号化した暗号化第1中間鍵(ここではEnc(MK1, CK))とが得られる。もちろん、本発明は、このような鍵の暗号化手法に限定されるものではない。

【0050】

その後、プログラム暗号化処理SA2が実行される。図6はこのプログラム暗号化処理SA2のフローチャート、図7はデータフローである。まず、外部メモリ100に格納され

50

ている、暗号化された鍵生成鍵 E_{nc} (鍵生成鍵, $MK1$), E_{nc} ($MK1$, CK) を、外部ホスト $I/F50$ のスルー部 52 を介して、秘密鍵演算処理部 20 に設定する ($SA21$)。そして、この暗号化された鍵生成鍵を、鍵生成・更新シーケンサ 30 に実装されたプログラム暗号種を用いて復号し、鍵生成鍵を得る ($SA22$)。その後、外部メモリ 100 に格納されていた平文の鍵生成プログラムを取り込み、これを $SA22$ で復号した鍵生成鍵を用いて暗号化し、外部メモリ 100 に書き込む ($SA23$)。さらに、外部メモリ 100 の平文の鍵生成プログラムに対して、 $HASH$ 演算部 70 によって $HASH$ 演算を行い、算出した $HASH$ 値を外部メモリ 100 に書き込む ($SA24$)。

【0051】

このような動作によって、アドミニストレータモードでは、鍵生成鍵で暗号された鍵生成プログラム E_{nc} (鍵生成プログラム, 鍵生成鍵) と、暗号化された鍵生成鍵 E_{nc} (鍵生成鍵, $MK1$), E_{nc} ($MK1$, CK) と、鍵生成プログラムの $HASH$ 値とが、生成される。

【0052】

<鍵生成モード>

モード ID が「 01 」のとき、セキュア LSI は鍵生成モードになり、実装モードフラグの値に応じて ($SB0$)、キージェネレータ製造処理 $SB1$ 、または鍵管理・発行処理 $SB2$ を実行する。

【0053】

キージェネレータ製造フェーズ $PB1$ では、キージェネレータ製造処理 $SB1$ が実行される。図 8 はこの処理 $SB1$ のフローチャート、図 9 および図 10 はデータフローである。ここでは、モード ID と実装モードフラグの値によって、外部ホスト I/F 部 50 が有するプログラム処理部 51 においてスルー部 52 が有効に設定されている。

【0054】

まず、セキュアメモリ 10 の書き込み不可領域 11 に格納されている、暗号化されたプログラム固有鍵 E_{nc} (プログラム固有鍵, $MK0$), E_{nc} ($MK0$, CK) を秘密鍵演算処理部 20 の暗号鍵格納レジスタに設定する ($SB11$)。そして、この暗号化されたプログラム固有鍵を、鍵生成・更新シーケンサ 30 に実装されたプログラム暗号種を用いて復号し、プログラム固有鍵を得る ($SB12$)。次に、初期値設定フェーズ $PB0$ において設定された、暗号化された鍵生成鍵 E_{nc} (鍵生成鍵, $MK1$), E_{nc} ($MK1$, CK) を秘密鍵演算処理部 20 の暗号鍵格納レジスタに設定し ($SB13$)、この暗号化された鍵生成鍵を、鍵生成・更新シーケンサ 30 に実装されたプログラム暗号種を用いて復号し、鍵生成鍵を得る ($SB14$)。

【0055】

その後、外部メモリ 100 に格納されていた、鍵生成鍵で暗号化された鍵生成プログラム E_{nc} (鍵生成プログラム, 鍵生成鍵) を、外部ホスト $I/F50$ が有するプログラム処理部 51 のスルー部 52 を介して、秘密鍵演算処理部 20 に取り込む ($SB15$)。そして、取り込んだ暗号化された鍵生成プログラムを、鍵生成鍵で復号した後、プログラム固有鍵で暗号化し、暗号化された鍵生成プログラム E_{nc} (鍵生成プログラム, プログラム固有鍵) を得る ($SB16$)。そして、外部メモリ 100 に書き込む ($SB17$)。次に、外部メモリ 100 に格納されていた $HASH$ 値を、スルー部 52 を介して、セキュアメモリ 10 の通常領域 13 に設定する ($SB18$)。

【0056】

また、セキュアメモリ 10 の通常領域 13 に格納された実装モードフラグの値を、 $CPU65$ によって “ OFF ” に設定する ($SB19$)。そして、セキュアメモリ 10 の通常領域 13 に格納されている、暗号化された鍵生成鍵 E_{nc} (鍵生成鍵, $MK1$), E_{nc} ($MK1$, CK) を削除する ($SB1A$) とともに、外部メモリ 100 に格納されていた、暗号化された鍵生成プログラム E_{nc} (鍵生成鍵プログラム, 鍵生成鍵) および $HASH$ 値を削除する ($SB1B$)。

【0057】

10

20

30

40

50

鍵管理・発行フェーズP B 2では、鍵管理・発行処理S B 2が実行される。図11はこの処理S B 2のフローチャート、図12および図13はデータフローである。ここでは、モードI Dと実装モードフラグの値によって、外部ホストI / F部50が有するプログラム復号用暗号エンジン54が有効に設定されている。

【0058】

まず、セキュアメモリ10の書き込み不可領域11に格納されている、暗号化されたプログラム固有鍵Enc（プログラム固有鍵、MK0）、Enc（MK0、CK）を秘密鍵演算処理部20の暗号鍵格納レジスタに設定する（S B 21）。そして、この暗号化されたプログラム固有鍵を、鍵生成・更新シーケンサ30に実装されたプログラム暗号種を用いて復号し、プログラム固有鍵を得る（S B 22）。得たプログラム固有鍵は、外部ホストI / F 50のプログラム復号用暗号エンジン54のプログラム固有鍵格納レジスタに設定される（S B 23）。

10

【0059】

その後、外部メモリ100に格納されていた、プログラム固有鍵で暗号化された鍵生成プログラムEnc（鍵生成プログラム、プログラム固有鍵）を、外部ホストI / F 50が有するプログラム処理部51のプログラム復号用暗号エンジン54を介して復号し、HASH演算部70に取り込み、HASH値を演算する（S B 24）。そして、この演算したHASH値と、セキュアメモリ10の通常領域13に格納されていたHASH値とを比較し、鍵生成プログラムが改ざんされていないかどうかをチェックする（S B 25）。HASH値が一致していたとき（S B 26でNo）、外部メモリ100に格納されていた鍵生成プログラムEnc（鍵生成プログラム、プログラム固有鍵）に処理を遷移し、鍵の生成を実行する（S B 27）。一方、HASH値が一致していないとき（S B 26でYes）は、何らかの不正が行われたものと推定して、不正アクセス時制御による処理を実行する（S B 28）。

20

【0060】

鍵生成モードにおいては、スルー部52を有効にしてプログラムを入力する、またはプログラム復号用暗号エンジン54を有効にして暗号化されたプログラムを復号して入力するのみであるので、平文プログラムを実行することができないように、セキュアLSI1の動作が制限される。

【0061】

<開発モード>

モードI Dが「10」のとき、セキュアLSI1は開発モードになり、ジャンパー43の値に応じて（SC0）、プログラム暗号化処理SC1、平文プログラム実行処理SC2、プログラム実装処理SC3、または暗号化プログラム実行処理SC4を実行する。

30

【0062】

アプリケーションプログラム開発フェーズP C 1では、遅延部53を有効として、平文プログラム実行処理SC2が行われ、アプリケーションプログラムが開発される。開発されたアプリケーションプログラムは、外部メモリ100に格納される。

【0063】

アプリケーションプログラム暗号化フェーズP C 2では、プログラム暗号化処理SC1が実行される。図14はこのプログラム暗号化処理SC1のフローチャート、図15はデータフローである。まず、セキュアメモリ10の通常領域14に格納された共有鍵鍵情報としての暗号化されたプログラム共有鍵Enc（プログラム共有鍵、MK2）、Enc（MK2、CK）を秘密鍵演算処理部20に設定する（SC11）。そして、この暗号化されたプログラム共有鍵を、鍵生成・更新シーケンサ30に実装されたプログラム暗号種を用いて復号し、プログラム共有鍵を得る（SC12）。その後、外部メモリ100に格納された平文のアプリケーションプログラムを取り込み、これをSC12で復号したプログラム共有鍵を用いて暗号化し、外部メモリ100に書き込む（SC13）。さらに、外部メモリ100の平文のアプリケーションプログラムに対して、HASH演算部70によってHASH演算を行い、算出したHASH値を外部メモリ100に書き込む（SC14）。

40

50

【0064】

このような動作によって、プログラム共有鍵で暗号されたアプリケーションプログラム Enc (アプリケーションプログラム, プログラム共有鍵) と、アプリケーションプログラムの HASH 値とが、生成される。

【0065】

次に、アプリケーションプログラム実装フェーズ PC 3 では、プログラム実装処理 SC 3 が実行され、アプリケーションプログラムデバッグフェーズ PC 4 では、暗号化プログラム実行処理 SC 4 が実行される。これらの処理は、商品動作モードにおける各処理 SD 1, SD 2 と同様であるので、詳細は後述する。

【0066】

このように、書き換え不可領域 11 を含むセキュアメモリ 10 を有し、高い秘匿性を持つ LSI 1 を、その動作モードを実装モードから開発モードに変えてプログラム開発環境として用いることによって、プログラム開発環境におけるセキュリティを、従来よりも高めることができる。

【0067】

また、セキュアメモリ 10 に格納された共有鍵鍵情報としての暗号化された共有鍵から生共有鍵が復号され、そしてこの生共有鍵を用いて平文プログラムの暗号化が実行されるので、プログラム開発者に生共有鍵を知られることなく、平文プログラムの暗号化を実行することができる。

【0068】

また、生共有鍵の復号と、この生共有鍵を用いた平文プログラムの暗号化とが、外部からの指示ではなく、ブートプログラムによって実行されるので、平文プログラムの暗号化を、プログラム開発者に生共有鍵を知られることを確実に防止しつつ、実行することができる。

【0069】

<商品動作モード>

モード ID が「11」のとき、セキュア LSI 1 は商品動作モードになり、実装モードフラグの値に応じて (SD 0)、プログラム実装処理 SD 1、または通常ブート処理 SD 2 を実行する。

【0070】

商品実装フェーズ PD 1 では、プログラム実装処理 SD 1 が実行される。図 16 はこの処理 SD 1 のフローチャート、図 17 および図 18 はデータフローである。ここでは、モード ID と実装モードフラグの値によって、外部ホスト I/F 部 50 が有するプログラム処理部 51 においてスルー部 52 が有効に設定されている。

【0071】

まず、セキュアメモリ 10 の書き込み不可領域 11 に格納された、固有鍵鍵情報としての暗号化されたプログラム固有鍵 (プログラム固有鍵、MK 0), Enc (MK 0, CK) を秘密鍵演算処理部 20 の暗号鍵格納レジスタに設定する (SD 11)。そして、この暗号化されたプログラム固有鍵を、鍵生成・更新シーケンサ 30 に実装されたプログラム暗号種を用いて復号し、プログラム固有鍵を得る (SD 12)。次に、初期値設定フェーズ PD 0 において設定された、共有鍵鍵情報としての暗号化されたプログラム共有鍵 Enc (プログラム共有鍵, MK 2), Enc (MK 2, CK) を秘密鍵演算処理部 20 の暗号鍵格納レジスタに設定し (SD 13)、この暗号化されたプログラム共有鍵を、鍵生成・更新シーケンサ 30 に実装されたプログラム暗号種を用いて復号し、プログラム共有鍵を得る (SD 14)。

【0072】

その後、外部メモリ 100 に格納されていた、プログラム共有鍵で暗号化されたアプリケーションプログラム Enc (アプリケーションプログラム, プログラム共有鍵) を、外部ホスト I/F 部 50 が有するプログラム処理部 51 のスルー部 52 を介して、秘密鍵演算処理部 20 に取り込む (SD 15)。そして、取り込んだ暗号化されたアプリケーションプ

10

20

30

40

50

プログラムを、プログラム共有鍵で復号した後、プログラム固有鍵で暗号化し、暗号化されたアプリケーションプログラム Enc (アプリケーションプログラム, プログラム固有鍵) を得る (SD16)。そして、外部メモリ100に書き込む (SD17)。次に、外部メモリ100に格納されていたHASH値を、スルー部52を介して、セキュアメモリ10の通常領域13に設定する (SD18)。

【0073】

また、セキュアメモリ10の通常領域13に格納された実装モードフラグの値を、CPU65によって“OFF”に設定する (SD19)。そして、セキュアメモリ10の通常領域13に格納されている、暗号化されたプログラム共有鍵 Enc (プログラム共有鍵, MK1), Enc (MK1, CK) を削除する (SD1A) とともに、外部メモリ100に格納されていた、暗号化されたアプリケーションプログラム Enc (アプリケーションプログラム, プログラム共有鍵) およびHASH値を削除する (SD1B)。

10

【0074】

すなわち、共有鍵暗号化プログラムが、暗号化する鍵が共有鍵から固有鍵に変換されて、システムに実装されることになる。このため、ユーザの持つ各製品では、互いに異なる固有鍵によって暗号化されたプログラムが実装されることになり、秘匿性が向上する。また、万一、暗号を破られた場合でも、被害を受ける製品の数に限定されることになり、従来よりもセキュリティが高まる。

【0075】

なお、固有鍵の生成は、固有IDを基に行ってもよい。すなわち、セキュアLS11 毎に、個別の固有IDを固有鍵鍵情報としてセキュアメモリ10に実装しておき、この商品実装フェーズPD1において、ブートプログラムによって、実装された固有IDから固有鍵を生成するようにしてもよい。

20

【0076】

商品動作フェーズPD2では、通常ブート処理SD2が実行される。図19はこの処理SD2のフローチャート、図20および図21はデータフローである。ここでは、モードIDと実装モードフラグの値によって、外部ホストI/F部50が有するプログラム復号用暗号エンジン54が有効に設定されている。

【0077】

まず、セキュアメモリ10の書き込み不可領域11に格納されている、暗号化されたプログラム固有鍵 Enc (プログラム固有鍵, MK0), Enc (MK0, CK) を秘密鍵演算処理部20の暗号鍵格納レジスタに設定する (SD21)。そして、この暗号化されたプログラム固有鍵を、鍵生成・更新シーケンサ30に実装されたプログラム暗号種を用いて復号し、プログラム固有鍵を得る (SD22)。得たプログラム固有鍵は、外部ホストI/F50のプログラム復号用暗号エンジン54のプログラム固有鍵格納レジスタに設定する (SD23)。

30

【0078】

その後、セキュアメモリ10の書き込み不可領域11に格納されているデータ固有IDを秘密鍵演算処理部20の固有ID格納レジスタに設定する (SD24)。また、CPU65によって乱数を生成し、秘密鍵演算処理部20の乱数格納レジスタに設定する (SD25)。そして、秘密鍵演算処理部20によって、データ固有IDと乱数からデータ固有鍵を生成する (SD26)。

40

【0079】

その後、外部メモリ100に格納されていた、プログラム固有鍵で暗号化されたアプリケーションプログラム Enc (アプリケーションプログラム, プログラム固有鍵) を、外部ホストI/F50が有するプログラム処理部51のプログラム復号用暗号エンジン54を介して復号し、HASH演算部70に取り込み、HASH値を演算する (SD27)。そして、この演算したHASH値と、セキュアメモリ10の通常領域13に格納されていたHASH値とを比較し、アプリケーションプログラムが改ざんされていないかどうかをチェックする (SD28)。HASH値が一致していたとき (SD29でNo)、外部メモ

50

リ 100 に格納されていたアプリケーションプログラム Enc (アプリケーションプログラム、プログラム固有鍵) に処理を遷移し、アプリケーションを実行する (SD2A)。一方、HASH 値が一致していないとき (SD29 で Yes) は、何らかの不正が行われたものと推定して、不正アクセス時制御による処理を実行する (SD2B)。

【0080】

商品動作モードにおいては、スルー部 52 を有効にしてプログラムを入力する、またはプログラム復号用暗号エンジン 54 を有効にして暗号化されたプログラムを復号して入力するのみであるので、平文プログラムを実行することができないように、セキュア LSI の動作が制限される。

【0081】

なお、開発モードおよび商品動作モードにおいては、外部から、秘密鍵演算処理部 20 を用いて鍵を生成する処理を実行させようとしても、鍵生成・更新シーケンサ 30 によって判断されて実行されない。すなわち、鍵生成・更新シーケンサ 30 は、開発モードおよび商品動作モードにおいては、起動時以外にプログラム暗号種を用いることができないように動作を制限するので、鍵を生成する処理は実行することができない。

【0082】

なお、本実施形態では、外部メモリ 100 にプログラムやデータが格納されており、外部ツール 110 に、セキュアメモリ 10 に実装される初期値が格納されているが、これらはどちらに格納されていてもかまわない。例えば、プログラムやデータが外部ツール 110 から読み込まれ、再暗号化されたとしても何ら問題はない。

【0083】

なお、本実施形態では、ブートプログラムによって、各処理を実行するものとしたが、本発明はこれに限られるものではなく、処理の一部または全部を、他の手段によって実行してもかまわない。ただし、外部からの指示ではなく、ブートプログラムによって処理を実行させることによって、セキュリティをより高めることができる。

【0084】

【発明の効果】

以上のように本発明によると、書き換え不可領域を含むセキュアメモリを有し、高い秘匿性を持つ LSI を、その動作モードを実装モードから開発モードに変えて、プログラム開発環境として用いることによって、プログラム開発環境におけるセキュリティを、従来よりも高めることができる。

【図面の簡単な説明】

【図 1】 本発明の実施形態に係るセキュア LSI の構成を示すブロック図である。

【図 2】 図 1 のセキュア LSI を用いた開発および製品化の全体の流れを表す図である。

【図 3】 ブートプログラムの全体的な処理の流れを示すフローチャートである。

【図 4】 前処理 S22 のデータフローである。

【図 5】 鍵生成鍵の暗号化のデータフローである。

【図 6】 プログラム暗号化処理 SA2 のフローチャートである。

【図 7】 プログラム暗号化処理 SA2 のデータフローである。

【図 8】 鍵生成モードにおけるキージェネレータ製造処理 SB1 のフローチャートである

【図 9】 キージェネレータ製造処理 SB1 のデータフローである。

【図 10】 キージェネレータ製造処理 SB1 のデータフローである。

【図 11】 鍵生成モードにおける鍵管理・発行処理 SB2 のフローチャートである。

【図 12】 鍵管理・発行処理 SB2 のデータフローである。

【図 13】 鍵管理・発行処理 SB2 のデータフローである。

【図 14】 開発モードにおけるプログラム暗号化処理 SC1 のフローチャートである。

【図 15】 プログラム暗号化処理 SC1 のデータフローである。

【図 16】 商品動作モードにおけるプログラム実装処理 SD1 のフローチャートである。

【図 17】 プログラム実装処理 SD1 のデータフローである。

10

20

30

40

50

【図 18】プログラム実装処理 S D 1 のデータフローである。

【図 19】商品動作モードにおける通常ブート処理 S D 2 のフローチャートである。

【図 20】通常ブート処理 S D 2 のデータフローである。

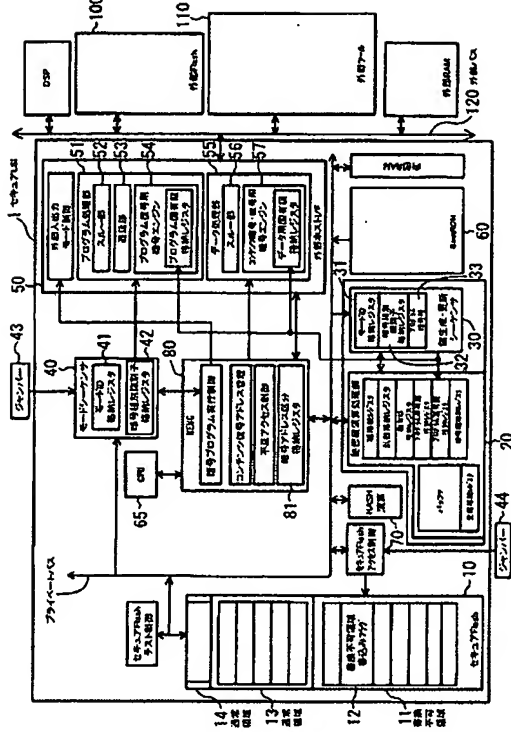
【図 21】通常ブート処理 S D 2 のデータフローである。

【図 22】初期値設定処理 S Z 1 のフローチャートである。

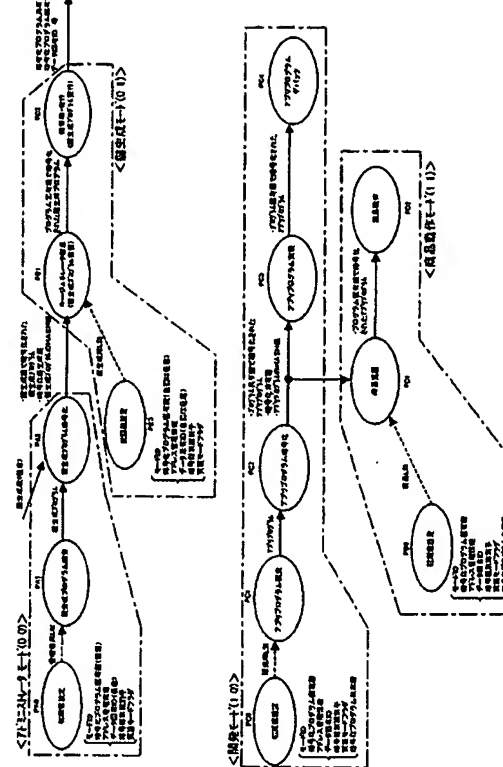
【符号の説明】

10	セキュアメモリ	
11	書き換え不可領域	
12	書き換え不可領域書き込みフラグ	
20	秘密鍵演算処理部	10
30	鍵生成・更新シーケンサ	
31	モードID格納レジスタ	
32	暗号種別識別子格納レジスタ	
33	プログラム暗号種	
40	モードシーケンサ	
41	モードID格納レジスタ	
42	暗号種別識別子格納レジスタ	
50	外部ホストI/F	
51	プログラム処理部	
52	スルー部	20
53	遅延部	
54	プログラム復号用暗号エンジン	
55	データ処理部	
56	スルー部	
57	コンテンツ暗号・復号用暗号エンジン	
60	ブートROM	
70	HASH演算部	
100	外部メモリ	

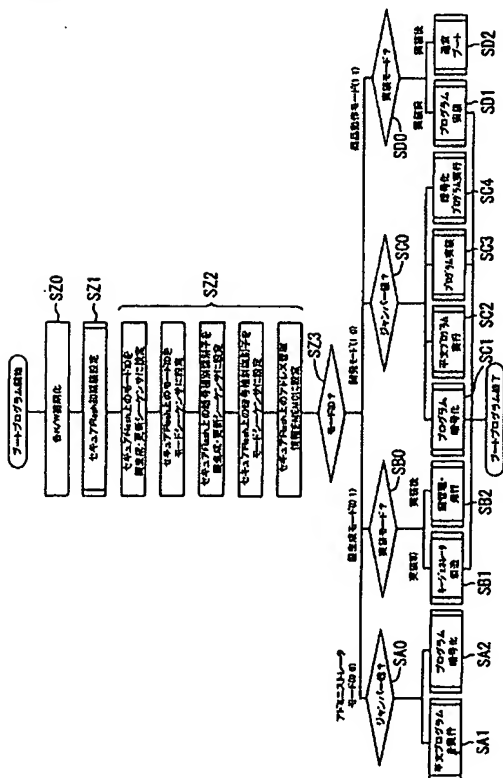
【 1 】



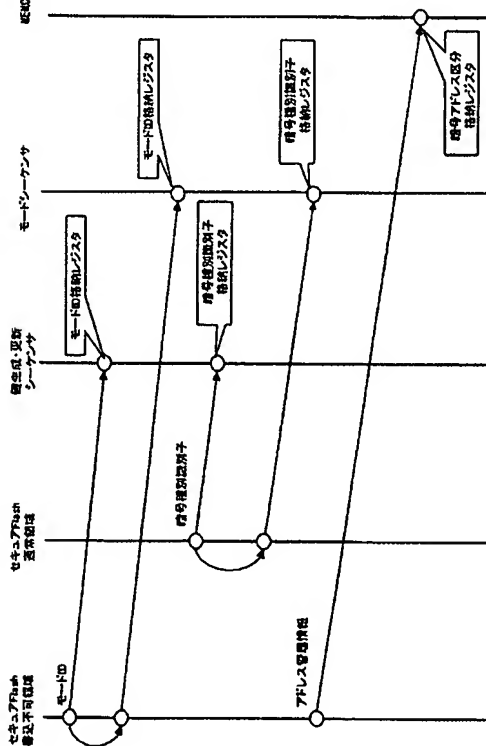
【图·2】



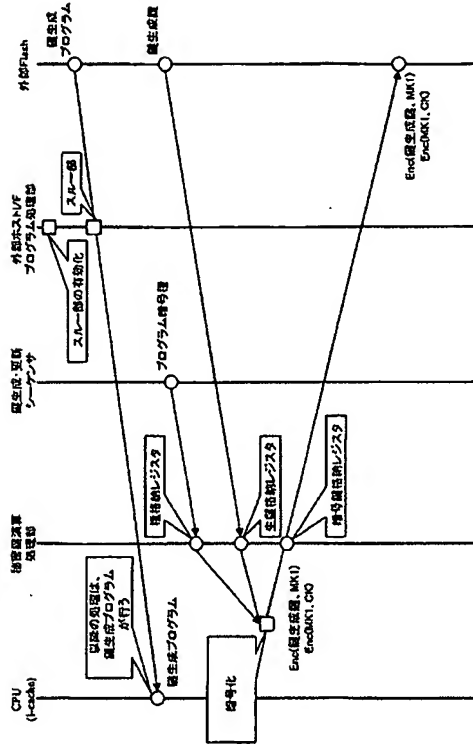
【 図 3 】



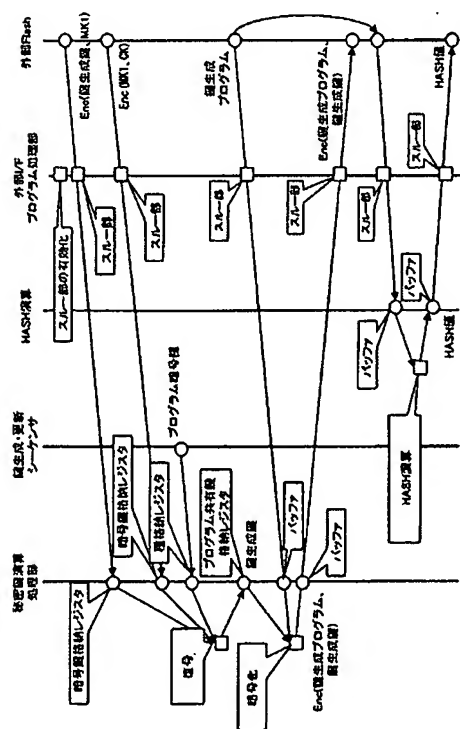
【圖 4】



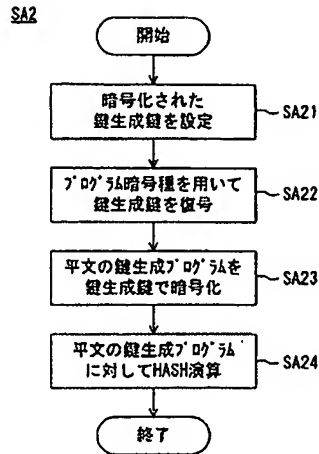
【図5】



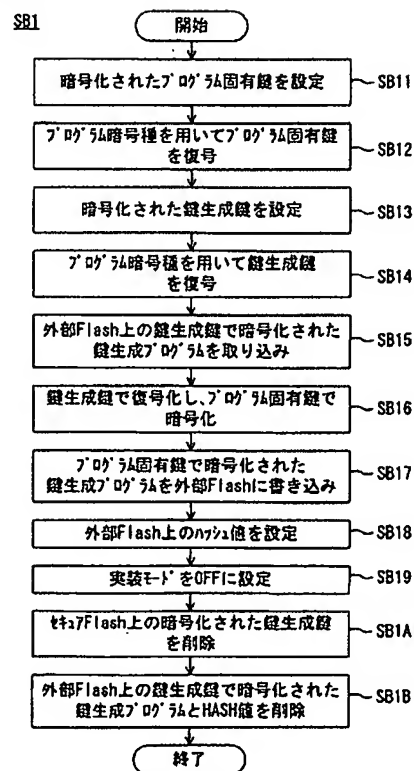
【図7】



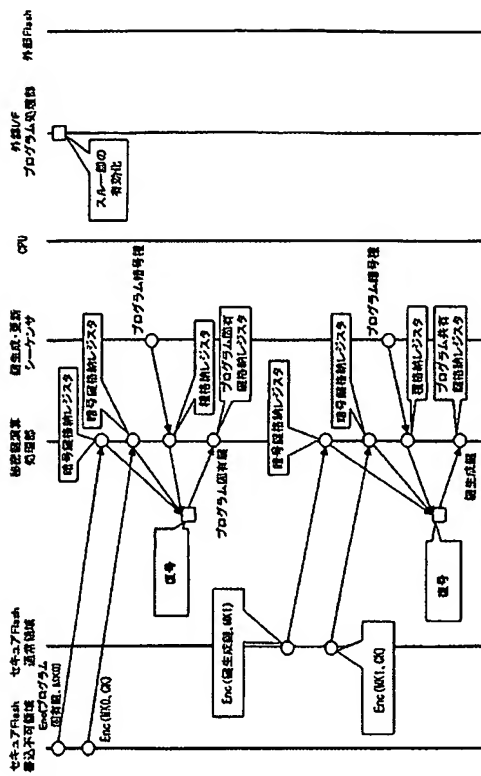
【図6】



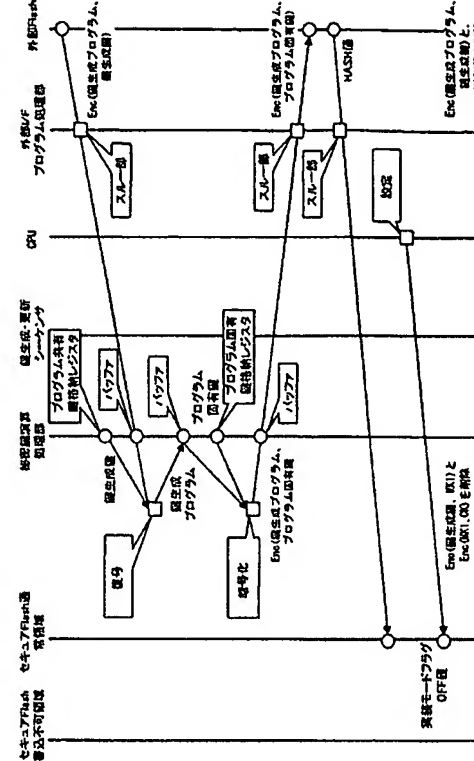
【図8】



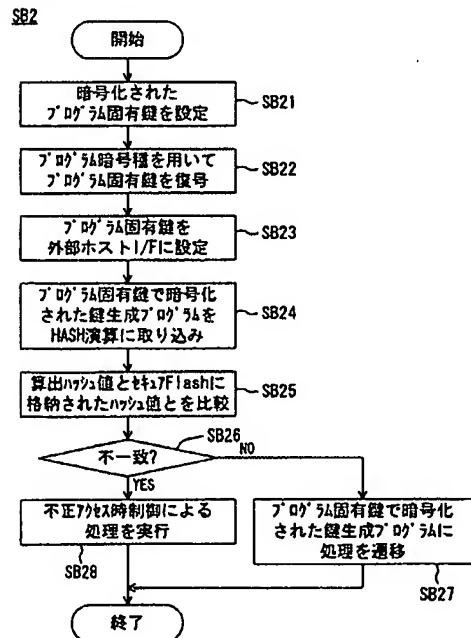
【図 9】



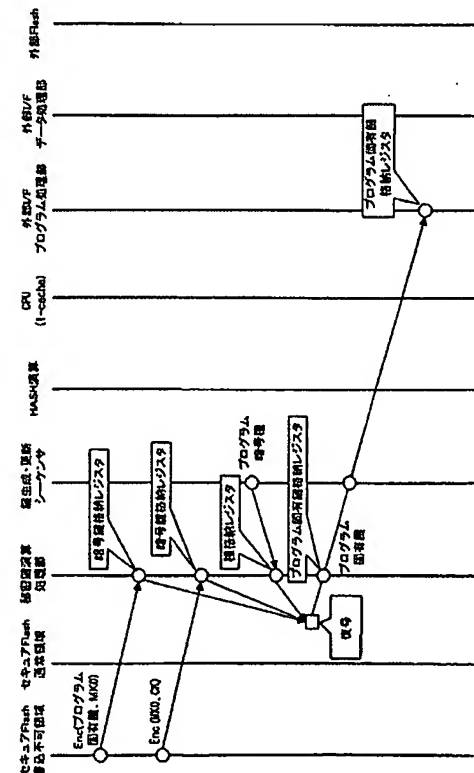
【図 10】



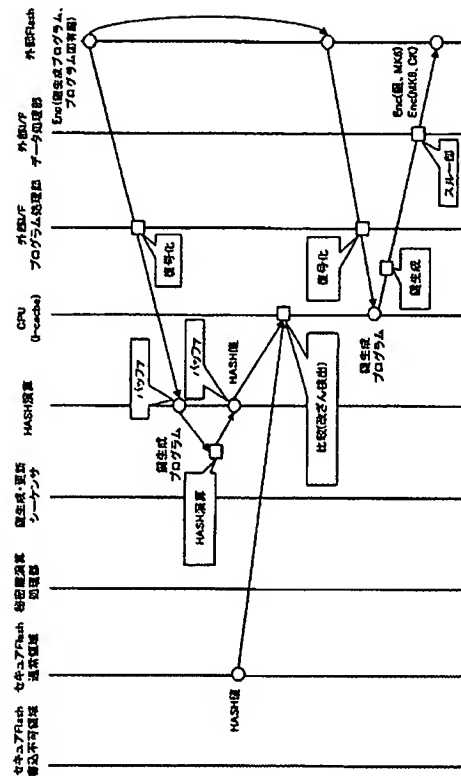
【図 11】



【図 12】

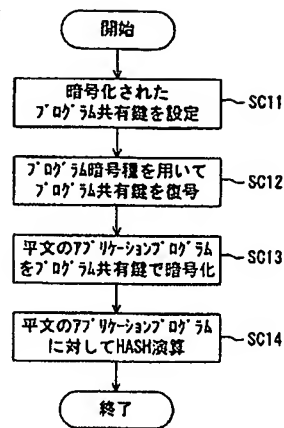


【図13】

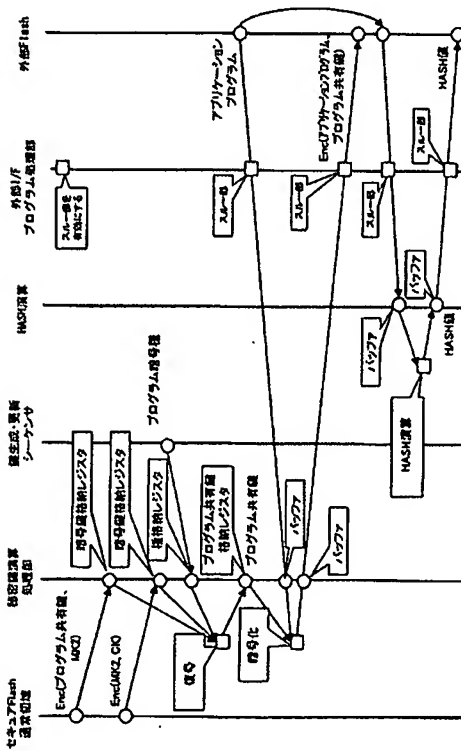


【図14】

SC1

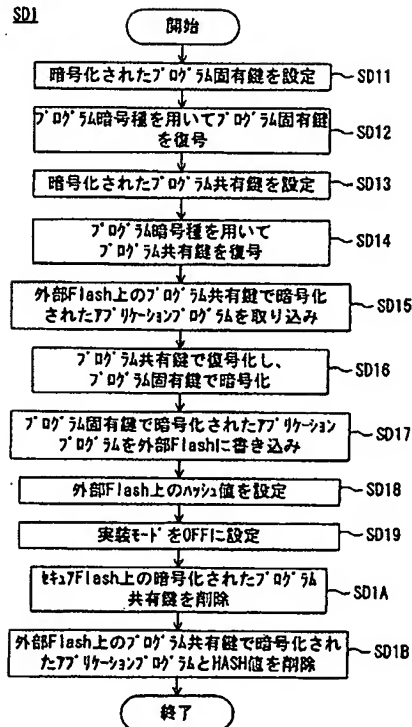


【図15】

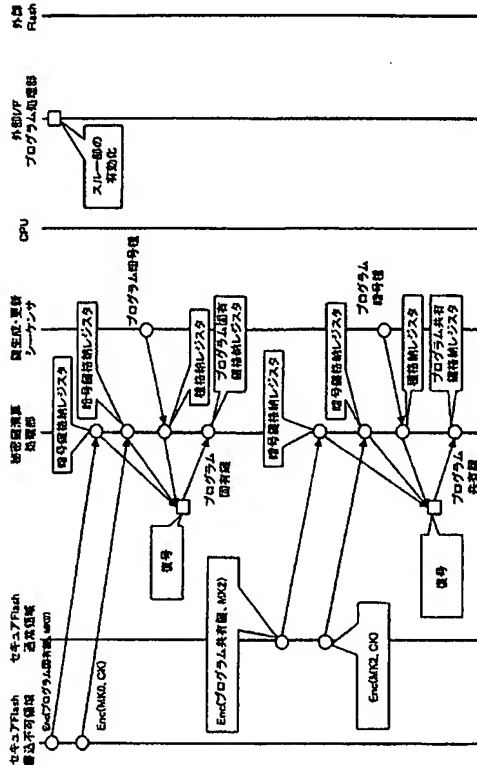


【図16】

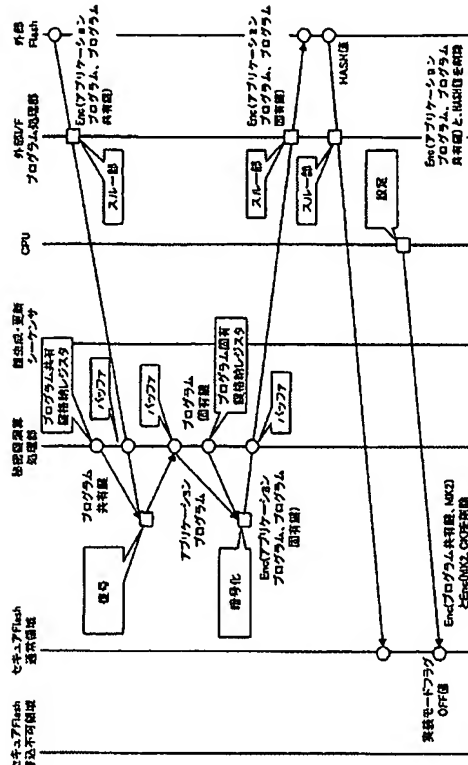
SD1



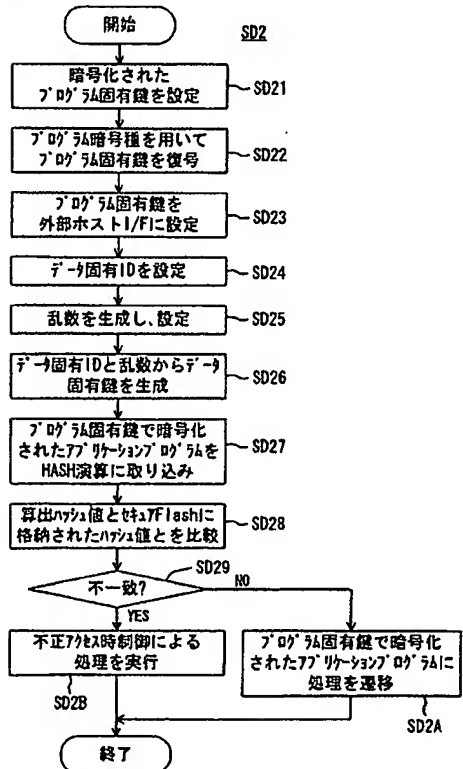
【 17 】



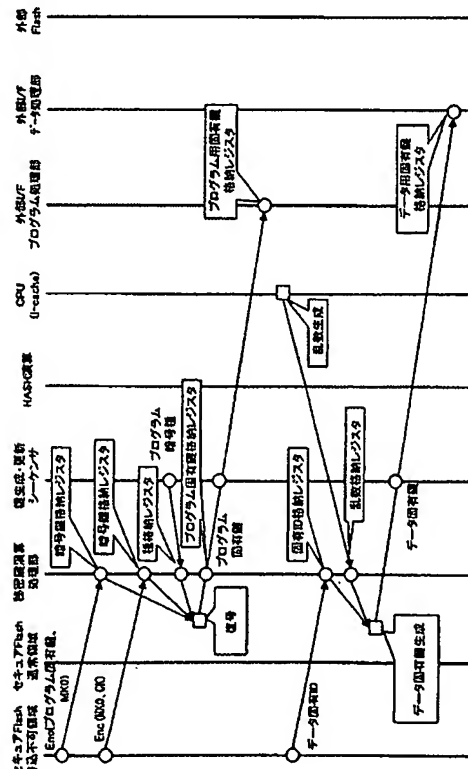
【 1 8 】



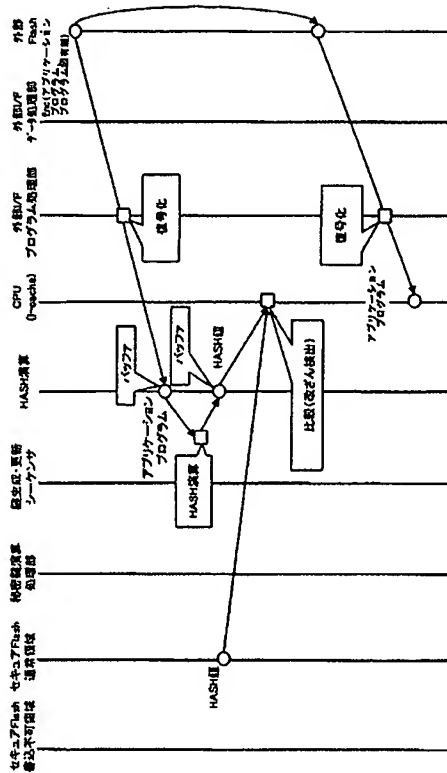
【 1 9 】



【 ㊦ 2 0 】

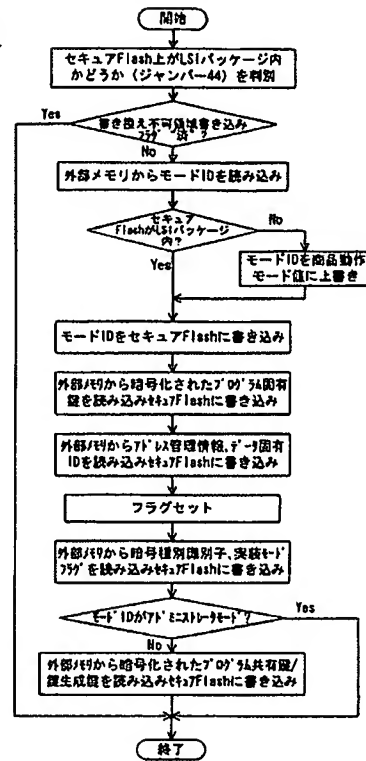


【図 21】



【図 22】

SZ1



フロントページの続き

(74)代理人 100115510

弁理士 手島 勝

(74)代理人 100115691

弁理士 藤田 篤史

(72)発明者 藤原 睦

大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 根本 祐輔

大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 安井 純一

大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 前田 卓治

大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 伊藤 孝幸

大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 山田 泰司

大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 井上 信治

大阪府門真市大字門真1006番地 松下電器産業株式会社内

Fターム(参考) 5B076 FA01

5J104 AA12 PA14

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第6部門第3区分
 【発行日】平成17年4月7日(2005.4.7)

【公開番号】特開2004-54834(P2004-54834A)
 【公開日】平成16年2月19日(2004.2.19)
 【年通号数】公開・登録公報2004-007
 【出願番号】特願2002-215096(P2002-215096)
 【国際特許分類第7版】

G 0 6 F 1/00

G 0 9 C 1/00

【F I】

G 0 6 F 9/06 6 6 0 L

G 0 9 C 1/00 6 6 0 D

【手続補正書】

【提出日】平成16年5月28日(2004.5.28)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】請求項5

【補正方法】変更

【補正の内容】

【請求項5】

請求項1において、

前記LSIと構成が共通のLSIを、鍵生成用LSIとして、開発モードおよび商品動作モードとは異なる鍵生成モードに設定する工程と、

前記鍵生成用LSIに、暗号化された鍵生成プログラムを実装し、この鍵生成プログラムを実行させることによって、鍵を生成する工程とを備えたことを特徴とするプログラム開発方法。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】請求項7

【補正方法】変更

【補正の内容】

【請求項7】

請求項5において、

前記LSIと構成が共通のLSIを、管理者用LSIとして、開発モード、商品動作モードおよび鍵生成モードとは異なるアドミニストレータモードに設定する工程と、

前記管理者用LSIにおいて、前記鍵生成プログラムを開発し、任意の鍵で暗号化する工程とを備えた

ことを特徴とするプログラム開発方法。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0010

【補正方法】変更

【補正の内容】

【0010】

請求項5の発明では、前記請求項1において、前記LSIと構成が共通のLSIを鍵生成用LSIとして開発モードおよび商品動作モードとは異なる鍵生成モードに設定する工程と、前記鍵生成用LSIに暗号化された鍵生成プログラムを実装し、この鍵生成プログ

ラムを実行させることによって鍵を生成する工程とを備えたものとする。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0012

【補正方法】変更

【補正の内容】

【0012】

請求項7の発明では、前記請求項5において、前記LSIと構成が共通のLSIを管理者用LSIとして、開発モード、商品動作モードおよび鍵生成モードとは異なるアドミニストレータモードに設定する工程と、前記管理者用LSIにおいて前記鍵生成プログラムを開発し、任意の鍵で暗号化する工程とを備えたものとする。